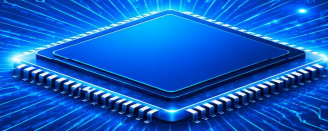


FPGA / ASIC Development Automation Platform

設計者はAIアシスタントを使いこなし、成果を短時間で生み出す



従来の課題

- 開発分散によるサイロ化
- 品質・進捗が見えにくい
- 手作業が多く開発が長期化

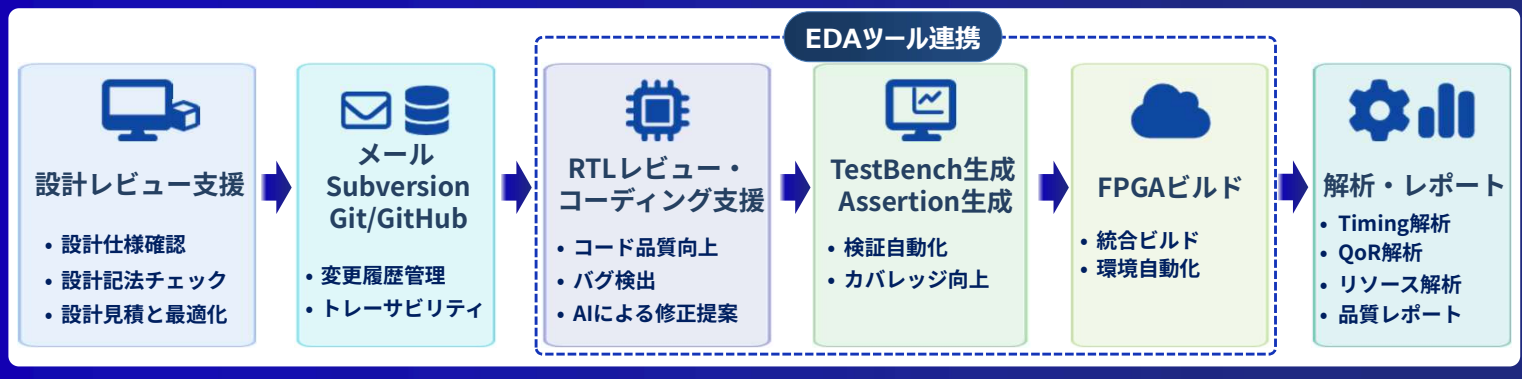


当プラットフォームで実現

- ✓ 設計・検証からビルド・解析・品質管理・フィードバックまでをシームレスに連携
- ✓ プロジェクトの状況・品質を見える化し、継続的改善を支援
- ✓ AIが各工程をサポートし、開発を高速・高品質に



開発プロセスの自動化・標準化



プロジェクトの
状況・品質を
見える化し、
継続的改善を
支援



AIアシスタント



設計者は
AIアシスタントを
使いこなし、
短時間で成果を創出

プロジェクト・品質管理 (Redmine)



チケット管理

- ・ 課題管理
- ・ 要求管理



データ管理

- ・ コミット
- ・ EDAツール連携



ツール連携

- ・ ビルド履歴
- ・ ステータス管理



品質管理

- ・ 品質指標
- ・ 品質履歴



工数・進捗管理

- ・ 工数記録
- ・ 進捗可視化



レポート出力

- ・ 工数レポート
- ・ 品質レポート



開発期間

★ 30~50%
短縮



品質

★ 設計品質向上
仕様漏れ・
設計不具合の早期検出



生産性

★ 大幅向上
設計者の負担軽減



継続改善

★ さらに高品質へ
データに基づく最適化

次世代の開発を
AIとともに。

ぜひ、デモでご体感ください！

